(19)日本国特許庁 (JP)

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平9-148640

(43)公開日 平成9年(1997)6月6日

(51) Int.Cl.*	線別記号	庁内整理番号	F I	技術表示箇所
HO1L 41/083			H01L 41/08	Q
H 0 2 N 2/00			H 0 2 N 2/00	В

審査請求 未請求 請求項の数3 OL (全 5 頁)

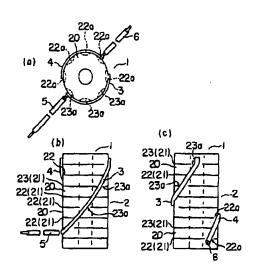
(21)出願番号	特願平7-30872 6	(71)出頭人 000134257
		株式会社トーキン
(22) 出顧日	平成7年(1995)11月28日	宮城県仙台市太白区郡山6丁目7番1号
		(72)発明者 佐藤 浩文
		宫城県仙台市太白区郡山六丁目7番1号
		株式会社トーキン内
		(74)代理人 弁理士 後藤 洋介 (外3名)

(54)【発明の名称】 積層型圧電アクチュエータ

(57)【要約】

【課題】 駆動の際に圧電セラミックの変位面の全面に 均一な変位を得ることが可能な税層型圧電アクチュエー タを提供する事。

【解決手段】 圧電セラミック20を挟んで対向する第1側及び第2側内部電極22,23を有し、第1側内部電極22は第1側外部電極3に接続され且つ第2側外部電極4との接触を避ける切欠き部22aを有し、第2側内部電極23は第2側外部電極4に接続され且つ第1側外部電極3との接触を避ける切欠き部23aを有し、第1側及び第2側内部電極22,23の切欠き部22a,第1側及び第2側内部電極22,23の切欠き部22a,23aの全てを、積層体2の積層方向に沿って同一平面上に投影した場合に、これらの切欠き部22a,23aに対応させて第1側及び第2側外部電極3,4が形成されていることを特徴とする。



【特許請求の範囲】

【請求項1】 圧電セラミックと電極層とを交互に積層 して成る積層体と、該積層体の外周面に形成された第1 側及び第2側外部電極とを含み、前記電極層は、前記圧 電セラミックを挟んで対向する第1個内部電極及び第2 側内部電極から成り、前記第1側内部電極は、前記第1 側外部電極に接続されると共に前記第2側外部電極との 接触を避けるための切欠き部を有し、前記第2側内部電 極は、前記第2個外部電極に接続されると共に前記第1 る積層型圧電アクチュエータにおいて、前記第1側及び 第2個内部電極の切欠き部の全てを、前記積層体の積層 方向に沿って同一平面上に投影した場合に、これらの切 欠き部が前記圧電セラミックの外周部に均等に分布する ように配置されており、これらの切欠き部に対応させて 前記第1側及び第2側外部電極が形成されていることを 特徴とする積層型圧電アクチュエータ。

【請求項2】 請求項1記載の積層型圧電アクチュエー 夕において、前記積層体が円筒状又は円柱状であること を特徴とする積層型圧電アクチュエータ、

【請求項3】 請求項2記載の積層型圧電アクチュエー 夕において、前記第1側及び第2側内部電極の積層数を Nとした場合に、前記積層体の軸線を中心にして、18 0°/Nづつ前記切欠き部がずれるように前記第1側及 び第2側内部電極がそれぞれ積層されていることを特徴 とする積層型圧電アクチュエータ

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、圧電効果を利用し 変換する積層型圧電アクチュエータに属し、更に詳しく は、駆動寿命性能の高い積層型圧電アクチュエータの構 造に属する。

[0002]

【従来の技術】従来の積層型圧電アクチュエータには、 圧電セラミックと電極層とを交互に積層して成る積層体 と、該積層体の外周面に形成された第1側及び第2側外 部電極とを含み、前記電極層は、前記圧電セラミックを 挟んで対向する第1側内部電極及び第2側内部電極から 成り、前記第1側内部電極は、前記第1側外部電極に接 40 統されると共に前記第2側外部電極との接触を避けるた めの切欠き部を有し、前記第2側内部電極は、前記第2 側外部電極に接続されると共に前記第1側外部電極との 接触を避けるための切欠き部を有しているものがある。 従来のこの種の積層型圧電アクチュエータは、一般的に 円筒状或いは円柱状に形成されている。

【0003】この種の積層型圧電アクチュエータは、電 界誘起歪が大きく且つ高速応答性を有する。この為この 種の積層型圧電アクチュエータは、プリンタヘッド、ポ るようになった。

【0004】図4は従来の積層型圧電アクチュエータの --例を示し、(a)は平面図、(b)は正面図、(c) は側面図である。図4を参照して、従来の積層型圧電ア クチュエータについて更に具体的に説明する。

【0005】図4に示す様に、従来の積層型圧電アクチ ュエータは、対向する第1側及び第2側内部電極22. 23が、積層体2の外周面で露出する構造と成ってい る。この露出した第1側及び第2側内部電極22,23 側外部電優との接触を避けるための切欠き部を有してい 10 は、積層体2の外周面に形成された1対の第1側及び第 2側外部電極3, 4にそれぞれ電気的に接続され、それ と共に、第1側内部電極22は第2側外部電極4に、第 2側内部電極23は第1側外部電極3にそれぞれ接触し ないようにするために、言い換えれば、第1側及び第2 側内部電積22,23の一部が積層体2の外周面で設出 しないようにするために、第1側及び第2側内部電極2 2, 23には、切欠き部22a, 23aが形成されてい る.

> 【0006】そして、第1側及び第2側外部電極3,4 20 にそれぞれ外部接続用のリード線5,6を接続すること で積層型圧電アクチュエータが構成されている。

[0007]

【発明が解決しようとする課題】この従来の積層型圧電 アクチュエータにおいては、内部電極の切欠き部に隣接 する圧電セラミックの部分は、積層型圧電アクチュエー 夕に電圧を印加しても変位せず、圧電的に不活性な部分 と成っており、しかも、従来では、内部電極の切欠き部 が、積層体の積層方向に沿って一列に並んでいる。この ため、従来の積層型圧電アクチュエータでは、圧電セラ て電気的入力エネルギーを変位や力の機械エネルギーに 30 ミック層の全面において均一な変位量を得ることができ ないと言った問題がある。また、圧電セラミックの不活 性な部分との境界部には応力が生じ、甚だしくはこの境 界部で破損する危険性がある。

> 【0008】それ故に、本発明の技術的課題は、駆動の 際に圧電セラミックの変位面の全面に均一な変位を得る。 ことが可能な積層型圧電アクチュエータを提供する事に ある。

[0009]

【課題を解決するための手段】本発明によれば、圧電セ ラミックと電極層とを交互に積層して成る積層体と、該 積層体の外周面に形成された第1側及び第2側外部電極 とを含み、前記電極層は、前記圧電セラミックを挟んで 対向する第1側内部電極及び第2側内部電極から成り、 前記第1側内部電極は、前記第1側外部電極に接続され ると共に前記第2側外部電極との接触を避けるための切 欠き部を有し、前記第2側内部電極は、前記第2側外部 電極に接続されると共に前記第1側外部電極との接触を 避けるための切欠き部を有している積層型圧電アクチュ エータにおいて、前記第1側及び第2側内部電極の切欠 ジショナー、バルブ、リレー等の駆動源として利用され 50 き部の全てを、前記積層休の積層方向に沿って同一平面

2

上に投影した場合に、これらの切欠き部が前記圧電セラ ミックの外周部に均等に分布するように配置されてお り、これらの切欠き部に対応させて前記第1側及び第2 側外部電極が形成されていることを特徴とする積層型圧 電アクチュエータが得られる。

【0010】また、本発明によれば、上記の積層型圧電 アクチュエータにおいて、前記積層体が円筒状又は円柱 状であることを特徴とする積層型圧電アクチュエータが 得られる。

【0011】更に、本発明によれば、上記の積局型圧電 10 アクチュエータにおいて、前記第1個及び第2側内部電 極の積層数をNとした場合に、前記積層体の軸線を中心 にして、180°/Nづつ前記切欠き部がずれるように 前記第1側及び第2側内部電極がそれぞれ積層されてい ることを特徴とする稽層型圧電アクチュエータが得られ る,

[0012]

【作用】圧電的に不活性な部分(電圧を加えても変位し ない部分)を変位面の略全面に振り分けることにより、 変位面の変位バラツキが少なくなり、積層型圧電アクチ 20 ュエータの内部への部分的な応力集中が取り除かれ、こ れにより積層型圧電アクチュエータの駆動信頼性が向上 する。

[0013]

【発明の実施の形態】図1は本発明の一実施形態による 積層型圧電アクチュエータを示し、(a)は平面図、

(b)は正面図、(c)は側面図であり、図2は図1に 示す積層型圧電アクチュエータの要部を示し、(a)は 平面図、(b)は正面図である。

層型圧電アクチュエータ1は、積層体2と、第1側及び 第2個外部電極3、4とを有している。

【0015】積層体2は、圧電セラミック20と、電極 層21とを交互に積層して成る。この電極層21には、 第1側内部電極22と、第2側内部電極23とがある。 これらの内部電極22、23は、圧電セラミック20を 挟んで対向し、対向電極を成している。本実施形態の場 合、圧電セラミック20は、略リング状に形成され、第 1及び第2側内部電極22,23は、圧電セラミック2 ラミック20と、第1側及び第2側内部電極22,23 とを積層して成る積層体2は、略筒状に成っている。

【0016】第1側内部電極22は、積層体2の外周面 において、第1側外部電板3に接続されている。また、 第1側内部電極22は、その外周縁部に切欠き部22a を有している。この切欠き部22aは、積層体2の外周 面において、第2個外部電極4との接触を避けるための ものである。

【0017】第2側内部電極23は、積層体2の外周面 において、第2側外部電路4に接続されている。また、 50 欠き部22a、23aをそれぞれ内部電極22、23の

第2側内部電極23は、その外周縁部に切欠き部23a を有している。この切欠き部23 aは、積層体2の外周 面において、第1側外部電極3との接触を避けるための ものである.

【0018】上述の第1側及び第2側内部電極22,2 3に形成された切欠き部22a, 23aは、これらの切 欠き部22a, 23aの全てを、積層体2の積層方向に 沿って同一平面上に投影した場合に、図1 (a)から明 らかな様に、これらの切欠き部22a, 23aが、圧電 セラミック20の外周部に均等に分布するように配置さ れている。この様に、切欠き部22a,23aを均等に 分布させるには、積層体2の積層方向で、切欠き部22 a,23aを少しづつずらせば良い。このずらし方は、 第1側及び第2側内部電極22、23の積層数をNとし た場合、180°/Nづつずらすと良い。本実施形態の 場合、第1側及び第2側内部電極22,23は、4層づ つ積層してあるので、切欠き部22a,23aを、18 0°/4、即ち、45°づつずらしてある。

【0019】第1側及び第2側外部電極3.4は、積層 体2の外周面に形成されている。上述の様に、第1側外 部電極3は、積層体2の外周面で第1側内部電極22に 接続されている,これと同時に、第1側外部電極3は、 第2側内部電極23との接触を避けるために、積層体2 の外周面において第2側内部電極23の切欠き部23a の所を通過するように、螺旋状に形成されている。第2 側外部電極4は、第1側外部電極3と同様に、積層体2 の外周面で第2側内部電極23に接続されており、これ と同時に、第1側内部電極22との接触を避けるため に、積層体2の外周面において第1側内部電極22の切 【0014】図1及び図2を参照して、本実施形態の積 30 欠き部22aの所を通過するように、螺旋状に形成され ている。第1側及び第2側外部電極3、4の下端部は、 積層体2の外周面において、それぞれ外部接続端子5. 6に接続されている。

> 【0020】尚、本実施形態の場合、積層体2の形状 は、円筒状に形成されているが、積層体の形状は、特に 限定されず、角筒状、円柱状、角柱状等であっても構わ ない。

> 【0021】本実施形態の積層型圧電アクチュエータ1 は、以下の様にして製造した。

Oと略同形状に形成されている。従って、これら圧電セ 40 【OO22】先ず、チタン酸・ジルコン酸・鉛系圧電セ ラミックを出発原料として、厚膜積層法により外径1 3.6mm、内径10mmの圧電セラミックグリーンシ ートを作成した。

> 【0023】内部電極22,23の材料として銀ーパラ ジウム合金を用い、この内部電極22,23を、図2に 示すように、圧電セラミック20上に115µm間隔に て積層し、この際に1層おきに内部電板22,23の切 欠き部22a、23aが対向するように積層されてい る。内部電極22,23の積層は、同極側において、切

Application/Control Number: 10/076,227

Art Unit: 2834

DETAILED ACTION

Claim Rejections - 35 USC § 102

1. The following is a quotation of the appropriate paragraphs of 35 U.S.C. 102 that form the basis for the rejections under this section made in this Office action:

A person shall be entitled to a patent unless -

(b) the invention was patented or described in a printed publication in this or a foreign country or in public use or on sale in this country, more than one year prior to the date of application for patent in the United States.

Claims 20-22 and 25-29 rejected under 35 U.S.C. 102b) as being anticipated by Shuichi (JP06310278).

Shuichi disclose in figs. 1-6 a Piezoceramic multi-layer actuator (fig.1) with alternating internal electrodes led to the surfaces of the actuator (3a, 3b) and inactive regions (9) assigned to them, with the internal electrodes of the same polarity being connected by their contact surfaces (Peripheral face) to form a parallel circuit to corresponding external electrode (6,7) in each case, and the external electrode being arranged on Where H opposing sides of the actuator, characterized in that the contact surfaces (17), and therefore the inactive regions (9) assigned to them of one or a predetermined number of internal electrode of the same polarity arranged above one another in the same direction, are arranged offset one another by a predetermined angle of the value α with respect to the contact surfaces, therefore the inactive regions assigned to these, of the preceding internal electrode or a predetermined number of preceding same - predetermined number of predetermined number Charey internal electrode of the same alignment. Characterized in that the offset is such a size as a multiple of the predetermined angle, according to the predetermine height (see fig.1), therefore the predetermine layers, consisting of a layer of piezoelectric ceramic

material (2) with internal electrodes located thereon, that at least the contact surfaces of the first and last of the internal electrodes of the same polarity in this range, no longer overlap. Shuichi also discloses the piezoelectric ceramic material with internal electrodes so large that the inactive regions (9) of the first and last of the internal electrodes of the same polarity in this region no longer overlap. Wherein, the offset is reversed in the opposite direction in each case after the completion of one region or several regions, so that a wave-shaped run of the offset is produce and the head and foot region having internal electrodes spacing increases from electrode to electrode towards the respective actuator (fig.2). Suichi also discloses, the cross section of the actuator as a square, circular and a rectangle. Wherein, the external electrodes (6,7) have a helical run at the connection of the contact surface of the internal electrodes with the same polarity with a constant running offset of the contact surfaces (see figs. 1-5).

Claim Rejections - 35 USC § 103

- 2. The following is a quotation of 35 U.S.C. 103(a) which forms the basis for all obviousness rejections set forth in this Office action:
 - (a) A patent may not be obtained though the invention is not identically disclosed or described as set forth in section 102 of this title, if the differences between the subject matter sought to be patented and the prior art are such that the subject matter as a whole would have been obvious at the time the invention was made to a person having ordinary skill in the art to which said subject matter pertains. Patentability shall not be negatived by the manner in which the invention was made.

Claims 23-24,30-38 rejected under 35 U.S.C. 103(a) as being unpatentable over Shuichi in view of Hirofumi (JP09148640).

Shuichi disclose substantially disclose the claim invention as seen above. However, Shuichi does not disclose, a borehole along the longitudinal axis of the actuator and pocket holes provided at the ends.

Application/Control Number: 10/076,227

Art Unit: 2834

Hirofumi discloses in figs.1-4 a piezoelectric electric actuator comprising: a Piezoceramic multi-layer actuator (fig.1) with alternating internal electrodes led to the surfaces of the actuator (22,23) and inactive regions assigned to them, with the internal electrodes of the same polarity being connected by their contact surfaces (Peripheral face) to form a parallel circuit to corresponding external electrode (3,4) in each case wherein, a bore hole (B) is disclosed along the longitudinal axis of the actuator and pocket holes provide at the ends(22a,23a) for the purpose of connecting the external electrodes to the actuator. Therefore, it would have been obvious to one having ordinary skill in the art at the time the invention was made to modify the actuator of Shuichi with the teaching of Hirofumi actuator having a bore for the purpose of provided a laminated piezoelectric actuator which is uniform in displacement through all the displacement surface of it's piezoelectric ceramic at driving.

It also would have been obvious to one having ordinary skill in the art at the time the invention was made to select a region or a range in which the internal electrodes are offset 1mm to 3mm or o.5mm to 3mm, since it has been held that where the general condition of a claim are disclose in the prior art, discovering the optimum or workable ranges involves only routine skill in the art, In re Aller, 105 USPQ233

Referring to claims 35-38, no patentable weight has been given to the method of manufacturing limitations (i. e. co-aligning contact surfaces for internal and external electrodes, sintering the green film of the actuator subsequent to shaping the actuator) since "even though product-by-process claims are limited by and defined by the process, determination of patentability is based on the product itself. The patentability of

中心点を中心にして45°づつずらしながら積層してあ る。ここで、全ての内部電極積層数は8層であるが、同 一種側では4層となるため、上述の如く、180°/ 4、即ち45° づつずらすようにした。

【0024】次に、このようにして得られた高さ13. 5mmの積層体2の外周面に外部電極3、4を形成す る。この際、積層体2の外周面において、外部電極3は 切欠き部23aを、外部電極4は切欠き部22aをそれ ぞれ通るように、螺旋状に形成してある。最後に、外部 電極3,4の下端部に、それぞれ外部接続用のリード線 10 【表1】 5.6を接続した。

*【0025】以上の様にして作成した本実施形態の円筒 積層型圧電アクチュエータ1の変位面での変位量のバラ ツキを調査するために、この圧電アクチュエータ1にD C100Vの電圧を印加し、図3に示す部分(A~H) の変位量を測定した。比較のため図うに示す従来の円筒 積層型アクチュエータ 1 の変位量のバラツキも調査した (部位A'~·H')。結果を表1に示す。

【0026】結果は試料数各10個の平均である。

[0027]

(µm/DC100V)

变位测定	À	A_{γ}, A'	B, B'	c, c'	D, D'	E, E'	F, F	G, G'	н, н
本発明の	変位量	10.5	10.7	10.8	10.4	10.4	10.5	10.8	10.8
アクチュエータ	a	0.18	0.16	0.15	0.17	0.19	0.18	0.16	0.16
従来工法の	変位量	6.8	8.7	9.9	8.5	7.2	\$.5	1.1	8.6
アクチュエータ	σ	0.56	0.83	0.19	0.21	0.41	0.34	0.28	0.25

【0028】表1より明らかな様に、従来の積層型圧電 20%【0029】また、表2はDC0~100VPP ×48 アクチュエータでは、変位面上で変位量にバラツキが大 きい。これに対し、本実施形態の積層型圧電アクチュエ ータでは、変位量のバラツキが少なくなっており、従来 の積層型圧電アクチュエータに比べて変位特性が格段に 優れている事が分かる.

Hr×30Hzでの本実施形態の積層型圧電アクチュエ ータと従来の積層型圧

電アクチュエータとでの不良発生 率を記載したものである。試験数量は各20個である。 [0030]

【表2】

DC0~100VP-P×48HI×30Hz後の特性不良率

項目	不良事 (%)		
本発明のアクチュエータ	5		
従来工法のアクチュエータ	15		

【0031】表2より明らかな様に、従来の積層型圧電 アクチュエータでは、15%の不良率であるのに対し て、本実施形態の積層型圧電アクチュエータでは5%と 不良発生率が低くなっている。

[0032]

【発明の効果】以上詳細に説明したように、本発明の積 層型圧電アクチュエータは、製品変位面での変位バラツ キが少なく、より信頼性の高い粘層型圧電アクチュエー タの提供が可能となり、応用分野の拡大がはかれる。

【図面の簡単な説明】

【図1】図1は本発明の一実施形態による積層型圧電ア クチュエータを示し、(a)は平面図、(b)は正面 図、(c)は側面図である。

【図2】図2は図1に示す稀層型圧電アクチュエータの 要部を示し、(a)は平面図、(b)は正面図である。★50 22

★【図3】図1に示す積層型圧電アクチュエータの変位測 定点を示す斜視図である。

【図4】図4は従来の積層型圧電アクチュエータの一例 を示し、(a)は平面図、(b)は正面図、(c)は側 40 面図である。

【図5】図4に示す積層型圧電アクチュエータの変位測 定点を示す斜視図である。

【符号の説明】

- 1 積層型圧電アクチュエータ
- 2 稍屑体
- 3 第1側外部電極
- 4 第2側外部電極
- 20 圧電セラミック
- 21 電極層
- 第1側内部電極

7

 22a
 切欠き部

 23
 第2側内部電極

23a 切欠き部

